



29 juillet 2022

(22-5733)

Page: 1/2

**Conseil des aspects des droits de propriété  
intellectuelle qui touchent au commerce**

Original: anglais

**NOTIFICATION DES LOIS ET RÉGLEMENTATIONS AU TITRE  
DE L'ARTICLE 63:2 DE L'ACCORD SUR LES ADPIC**

TONGA: RÈGLEMENT SUR LA PROTECTION DES SCHÉMAS DE LA  
CONFIGURATION (TOPOGRAPHIES) DE CIRCUITS INTÉGRÉS -  
CHAPITRE 17.13.01 (ÉDITION RÉVISÉE DE 2020)

<b>Membre présentant la notification</b>	TONGA
--	-------

**Précisions sur le texte juridique notifié**

<b>Intitulé</b>	Règlement sur la protection des schémas de configuration (topographies) des circuits intégrés, chapitre 17.13.01 (édition révisée de 2020)
<b>Objet</b>	Schémas de configuration (topographies) de circuits intégrés
<b>Nature de la notification</b>	<input checked="" type="checkbox"/> Principales lois ou réglementations consacrées à la propriété intellectuelle <input type="checkbox"/> Autres lois ou réglementations
<b>Lien vers le texte juridique*</b>	<a href="https://ip-documents.info/2022/IP/TON/22_4409_00_e.pdf">https://ip-documents.info/2022/IP/TON/22_4409_00_e.pdf</a>
<b>Situation de la notification</b>	<input checked="" type="checkbox"/> Première notification <input type="checkbox"/> Modification ou révision du texte juridique notifié <input type="checkbox"/> Remplacement ou consolidation du (des) texte(s) juridique(s) notifié(s)
<b>Références des notifications précédentes</b>	Sans objet
<b>Brève description du texte juridique notifié</b>	
Ce règlement est élaboré au titre de la section 21 de la Loi sur la protection des schémas de configuration (topographies) de circuits intégrés [chapitre 17.13]. Il prévoit le paiement de redevances liées aux demandes d'enregistrement de droits relatifs aux schémas de configuration de circuits intégrés et objets connexes.	
<b>Langue(s) du texte juridique notifié</b>	Anglais
<b>Entrée en vigueur</b>	1 <sup>er</sup> septembre 2008
<b>Autre date</b>	

**Précisions sur la notification**

<b>Date de présentation de la notification</b>	29 juin 2022
<b>Autres renseignements</b>	Voir également le document <a href="#">IP/N/1/TON/L/1</a> (Loi sur la protection des schémas de configuration (topographies) de circuits intégrés)
<b>Organisme ou autorité responsable</b>	Mme Distaquaine Tu'ihalamaka Directrice générale Ministère du commerce et du développement P.O. Box 110 Nuku'alofa Tonga  Téléphone: +(676) 7400105 Télécopie: +(676) 23887  Courriel: <a href="mailto:ceo@mted.gov.to">ceo@mted.gov.to</a> Site web: <a href="http://www.mted.gov.to">www.mted.gov.to</a>

\* Des liens sont fournis vers les textes des lois et réglementations notifiées au titre de l'Accord sur les ADPIC sous la forme utilisée par le Membre concerné; le Secrétariat de l'OMC ne valide pas leur contenu ni ne le révise.